

**SKRIPSI**

**IMPLEMENTASI ALGORITMA SHA-3 PADA *FIELD PROGRAMMABLE LOGIC ARRAY* (FPGA) MENGGUNAKAN DSP48 DAN *PIPELINE***

***IMPLEMENTATION OF SHA-3 ALGORITHM ON FIELD PROGRAMMABLE LOGIC ARRAY (FPGA) USING DSP48 AND PIPELINE***



**ANDRIYANA NUGRAHA SAPUTRA**

**17/414574/PA/18074**

**PROGRAM STUDI ELEKTRONIKA DAN INSTRUMENTASI  
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA  
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM  
UNIVERSITAS GADJAH MADA**

**YOGYAKARTA**

**2021**