

## DAFTAR ISI

HALAMAN PENGESAHAN .....	2
ABSTRAK .....	6
ABSTRACT .....	6
BAB I PENDAHULUAN .....	7
BAB II VSC—HVDC.....	8
BAB III <i>Two-Area Test System</i> .....	10
A. Integrasi VSC—HVDC .....	12
BAB IV POD Sebagai Kontrol Tambahan .....	14
A. Desain kontrol tambahan POD .....	14
BAB V Hasil dan Pembahasan .....	17
A. Washout .....	17
B. Gain .....	17
C. Lead-Lag Compensation.....	19
D. umlah Stages pada Lead-Lag Compensation .....	22
E. Limiter .....	22
F. Fine Tuning .....	23
G. Set point HVDC .....	24
BAB VI Kesimpulan.....	25
DAFTAR PUSTAKA .....	26
LAMPIRAN-LAMPIRAN .....	27
LAMPIRAN L-1 .....	28
LAMPIRAN L-2.....	29
LAMPIRAN L-3.....	30
LAMPIRAN L-4.....	31