

TESIS

IMPLEMENTASI ALGORITME LINEAR DISCRIMINANT ANALYSIS UNTUK KLASIFIKASI SINYAL EEG DALAM FPGA BERBASIS PROSESOR LUNAK MICROBLAZE

IMPLEMENTATION OF LINEAR DISCRIMINANT ANALYSIS ALGORITHM FOR EEG SIGNAL CLASSIFICATION IN FPGA BASED ON MICROBLAZE SOFT PROCESSOR

Diajukan untuk memenuhi salah satu syarat memperoleh derajat
Master of Computer Science



CATUR ATMAJI

11 /323311/PPA/03636

**PROGRAM STUDI S2 ILMU KOMPUTER
JURUSAN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2015