

LAPORAN PROYEK AKHIR

PERBAIKAN FAKTOR DAYA SECARA OTOMATIS PADA JARINGAN LISTRIK 1 FASE 900 VA BERBASIS ARDUINO

Diajukan untuk memenuhi salah satu syarat memperoleh gelar Ahli Madya



Disusun Oleh :

Bagus Mulyo Tiyoso
12/332355/SV/01071

PROGRAM DIPLOMA TEKNIK ELEKTRO
DEPARTEMEN TEKNIK ELEKTRO DAN INFORMATIKA
SEKOLAH VOKASI
UNIVERSITAS GADJAH MADA
YOGYAKARTA

2016