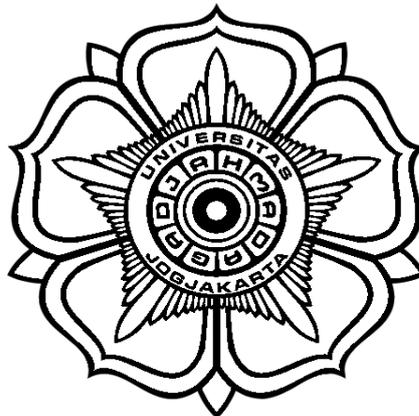


## **LAPORAN PROYEK AKHIR**

### **SIMULATOR INDIKASI GANGGUAN DENGAN *DECODER MODULE* BERBASIS ARDUINO MEGA**

**PT PLN (Persero) APD JATENG & DIY**

Diajukan untuk Memenuhi Salah Satu Syarat Memperoleh Gelar Ahli Madya



**Disusun Oleh:**

**HARIS HANDIKHA**

**NIM: 12/337018/SV/01942**

**PROGRAM DIPLOMA TEKNIK ELEKTRO**

**SEKOLAH VOKASI**

**UNIVERSITAS GADJAH MADA**

**YOGYAKARTA**

**2015**