

DAFTAR ISI

SKRIPSI.....	i
HALAMAN PENGESAHAN.....	ii
PERNYATAAN.....	iii
HALAMAN MOTO.....	iv
HALAMAN PERSEMBAHAN.....	v
KATA PENGANTAR.....	vi
DAFTAR ISI.....	ix
DAFTAR GAMBAR.....	xi
DAFTAR TABEL.....	xii
INTISARI.....	xiii
ABSTRACT.....	xiv
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang.....	1
1.2 Rumusan Masalah.....	2
1.3 Tujuan.....	2
1.4 Manfaat.....	2
1.5 Batasan Masalah.....	2
1.6 Metodologi Penelitian.....	3
1.7 Sistematika Penelitian.....	3
BAB II TINJAUAN PUSTAKA.....	5
BAB III LANDASAN TEORI.....	7
3.1 Segmentasi.....	7
3.3 Model Warna.....	8
3.4 FPGA (Field-Programmable Gate Array).....	10
3.5 VHDL.....	11
3.6 Modul Kamera OV7670.....	13
3.7 Antarmuka Serial Camera Control Bus (SCCB).....	15
BAB IV PERANCANGAN SISTEM.....	19

4.1	Spesifikasi Sistem.....	19
4.2	Top Level Design.....	20
4.3	Modul Fungsional.....	20
4.4	Rancangan Pengujian.....	22
BAB V IMPLEMENTASI SISTEM.....		24
5.1	Implementasi Hardware.....	24
5.2	Implementasi FPGA.....	25
BAB VI HASIL DAN PEMBAHASAN.....		38
6.1	Hasil Sintesis dan Verifikasi Fungsional Modul Threshold.....	38
6.2	Hasil Implementasi Integrasi Sistem pada FPGA.....	39
6.3	Kinerja Sistem pada FPGA.....	41
6.4	Hasil Pencarian Nilai Komponen U pada Sampel Warna Kulit.....	42
6.5	Hasil Pengujian Nilai-Nilai Threshold.....	43
BAB VII KESIMPULAN DAN SARAN.....		55
7.1	Kesimpulan.....	55
7.2	Saran.....	55
DAFTAR PUSTAKA.....		56