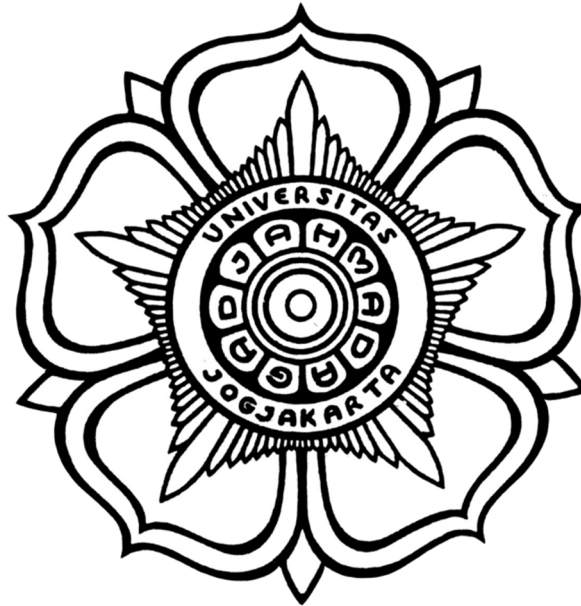


**PERANCANGAN *DIGITAL SIGNAGE* PENAMPIL INFORMASI  
DIGITAL SEBAGAI PENDUKUNG *FRAMEWORK SMART*  
*LABORATORY***

**SKRIPSI**



Disusun oleh :

**DANDY RAMADITYA**  
**09/281443/TK/34996**

**PROGRAM STUDI TEKNIK ELEKTRO  
DEPARTEMEN TEKNIK ELEKTRO DAN TEKNOLOGI INFORMASI  
FAKULTAS TEKNIK UNIVERSITAS GADJAH MADA  
YOGYAKARTA**

**2017**