UNIVERSITAS
GADJAH MADA
Catu Daya Terisolasi untuk Gate Driver Menggunakan IC SN6505b
ISNAIN NURQOLIS, Eka Firmansyah, S.T., M.Eng., Ph.D.; Dr.Eng. F. Danang Wijaya, S.T.,M.T.
Universitas Gadjah Mada, 2017 | Diunduh dari http://etd.repository.ugm.ac.id/

DAFTAR ISI

HALAMAN PENGESAHAN ii
SURAT PERNYATAAN iii
HALAMAN PERSEMBAHAN iv
KATA PENGANTAR v
DAFTAR ISI viii
DAFTAR GAMBAR x
DAFTAR TABEL xii
DAFTAR SINGKATAN xiii
Intisari xiv
Abstract xv
BAB I PENDAHULUAN 1
1.1 Latar Belakang 1
1.2 Rumusan Masalah 3
1.3 Tujuan Penelitian 3
1.4 Batasan Masalah 3
1.5 Sistematika Penulisan 4
BAB II DASAR TEORI 5
2.1 Inverter 5
2.2 Konverter *Push-Pull* 8
2.3 IC SN6505b 10
2.4 Transformator Frekuensi Tinggi 12
2.5 Penyearah Gelombang Penuh 13
BAB III METODOLOGI PENELITIAN 17
3.1 Perancangan Perangkat Keras 17
3.2 Skema Pengujian 22
3.3 Cara Analisis 23

UNIVERSITAS
GADJAH MADA
Catu Daya Terisolasi untuk Gate Driver Menggunakan IC SN6505b
ISNAIN NURQOLIS, Eka Firmansyah, S.T., M.Eng., Ph.D.; Dr.Eng. F. Danang Wijaya, S.T.,M.T.
Universitas Gadjah Mada, 2017 | Diunduh dari http://etd.repository.ugm.ac.id/

BAB IV HASIL DAN PEMBAHASAN 26

4.1 Desain Catu Daya Terisolasi 26
4.2 Rangkaian Catu Daya Terisolasi 32
4.3 Pengujian Keluaran IC SN6505b 32
4.4 Pengujian Keluaran Transformator 34
4.5 Pengujian Keluaran Penyearah 36
4.6 Pengujian Tegangan Keluaran 38
4.7 Pengujian Efisiensi 42
4.8 Pengujian Regulasi Tegangan 46

BAB V KESIMPULAN DAN SARAN 49

5.1 Kesimpulan 49
5.2 Saran 49

DAFTAR PUSTAKA 50

LAMPIRAN 52