



## DAFTAR ISI

HALAMAN PENGESAHAN	ii
HALAMAN PERSEMBAHAN	iii
KATA PENGANTAR	iv
DAFTAR ISI	vii
DAFTAR TABEL	ix
DAFTAR GAMBAR	x
DAFTAR SINGKATAN	xii
Intisari	xiv
<i>Abstract</i>	xv
BAB I. PENDAHULUAN	1
1.1 Latar Belakang	1
1.2 Rumusan Masalah	4
1.3 Batasan Masalah	5
1.4 Tujuan Penelitian	5
1.5 Metodologi Penelitian	6
1.6 Sistematika Penulisan	6
BAB II. DASAR TEORI	8
2.1 Pengantar ke OFDM	8
2.2 Diagram Blok OFDM	10
2.2.1 Pengubah Serial ke Paralel	12
2.2.2 Pemeta M-QAM	13
2.2.3 IFFT dan FFT	16
2.2.4 Pengawapeta M-QAM	17
2.2.5 Pengubah Paralel ke Serial	18
2.3 Jeda Pengaman	19
BAB III. PERANCANGAN SISTEM	23
3.1 Gambaran Umum Sistem	23
3.2 Sistem Akuisisi Data	23



3.2.1	Subsistem Analog Input	24
3.2.2	Konfigurasi Akuisisi Data	25
3.3	Pengaturan Komputer	27
3.4	Penerima Waktu-nyata	28
<b>BAB IV. HASIL SIMULASI DAN ANALISIS HASIL PERCOBAAN</b>		<b>31</b>
4.1	Proses Pengujian	31
4.1.1.	Percobaan Menerima Simbol Uji	31
4.1.2.	Percobaan Waktu-nyata	32
4.2	Hasil Pengujian dan Analisis	32
4.2.1.	Hasil Penerimaan Simbol Uji	32
4.2.2.	Hasil Penerimaan Waktu-nyata	36
<b>BAB V. KESIMPULAN</b>		<b>41</b>
5.1.	Kesimpulan	41
5.2.	Saran	41
<b>DAFTAR PUSTAKA</b>		<b>42</b>
<b>LAMPIRAN</b>		<b>43</b>