

DAFTAR PUSTAKA

- [1] Kadiran, K.A., 2005, *Design and Implementation of OFDM Transmitter and Receiver on FPGA Hardware*, Universiti Teknologi Malaysia: Malaysia.
- [2] Marindra, A. M. J., 2010, *Implementasi Pengirim OFDM pada FPGA Xilinx Spartan-3E*, Skripsi Jurusan Teknik Elektro UGM, Yogyakarta.
- [3] El-Shazly, Ahmed, and Project Group, *Hardware Implementation of OFDM Transceiver Using FPGA*, Thebes Academy For Communication Engineering: Thebes:
- [4] Setiyanto, B., 2007, *QAM – OFDM – DVB-T*, handout, Jurusan Teknik Elektro Fakultas Teknik Universitas Gadjah Mada Yogyakarta.
- [5] Perdana, I., 2013, *Implementasi Model Simulator Bidang Dasar OFDM Dengan Lintasan Jamak*, Skripsi Jurusan Teknik Elektro UGM, Yogyakarta.
- [6] Putranto, P., 2012, *Implementasi Model Simulator Bidang Dasar Orthogonal Frequency Division Multiplexing (OFDM)*, Skripsi Jurusan Teknik Elektro UGM, Yogyakarta.
- [7] Ashidiqy, A. A., 2009, *Implementasi Model Perangkat Keras Pengubah Bit-ke-Symbol Pengirim QAM Orde 4/16/64/256*, Skripsi, Jurusan Teknik Elektro UGM, Yogyakarta.
- [8] Harada, Hiroshi, Ramjee Prasad, 2002, *Simulation and Software Radio for Mobile Communications*, London: Artech House.



- [9] Nugraha, A.B., 2008, *Implementasi Estimator Kanal dan Equalizer untuk Receiver WIMAX 802.16-2004 Pada FPGA*, Skripsi, Bandung : ITB.
- [10] Oktobiyanto, T.R., 2008, *Simulasi OFDM Dengan Pilot Statis Dan Estimasi Kanal Memakai Algoritma Wiener-Hopf*, Skripsi, Yogyakarta : UGM.
- [11] Nurmawan, L., 2013, *Implementasi Model Kanal Lintasan Jamak Pada Simulator Bidang Dasar OFDM*, Skripsi, Jurusan Teknik Elektro UGM, Yogyakarta.