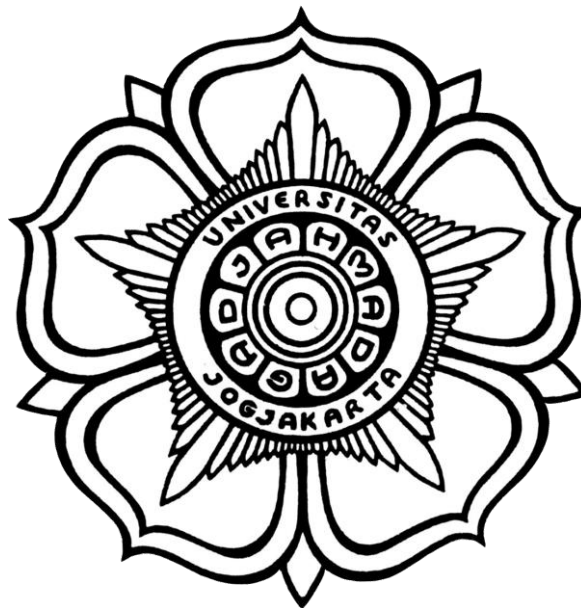


# **IMPLEMENTASI ALGORITME ENKRIPSI AES 128-BIT DI FPGA**

## **SKRIPSI**



**Disusun oleh :**

**YOGA BUDHI PRAWIRA**  
**11/319568/TK/38696**

**PROGRAM STUDI TEKNIK ELEKTRO  
DEPARTEMEN TEKNIK ELEKTRO DAN TEKNOLOGI INFORMASI  
FAKULTAS TEKNIK UNIVERSITAS GADJAH MADA  
YOGYAKARTA  
2016**