



UNIVERSITAS
GADJAH MADA

Implementasi Filter pada Field Programmable Gate Array (FPGA) Berbasis Modul DSP48
Hendri Surya Widcaksana, Dr. Agfianto Eko Putra, M.Si.; Nia Gella Augoestien, S.Si., M.Cs.
Universitas Gadjah Mada, 2021 | Diunduh dari <http://etd.repository.ugm.ac.id/>

SKRIPSI

IMPLEMENTASI FILTER PADA *FIELD PROGRAMMABLE GATE ARRAY (FPGA)* BERBASIS MODUL DSP48

FILTER IMPLEMENTATION IN FIELD PROGRAMMABLE GATE ARRAY (FPGA) BASED ON DSP48 MODULE



Hendri Surya Widcaksana
15/381058/PA/16738

**PROGRAM STUDI ELEKTRONIKA DAN INSTRUMENTASI
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2021