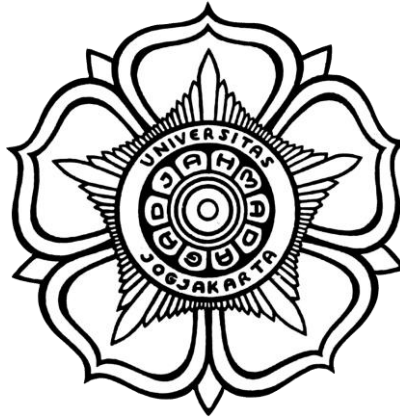


SKRIPSI

**IMPLEMENTASI ARITMATIKA MODULAR PADA *FIELD*
PROGRAMMABLE GATE ARRAY (FPGA) MENGGUNAKAN ALGORITMA
ALDMAS**

***IMPLEMENTATION OF MODULAR ARITHMETIC ON FIELD
PROGRAMMABLE GATE ARRAY (FPGA) USING ALDMAS ALGORITHM***



Wella Ayuni Zakirman

16/394028/PA/17119

**PROGRAM STUDI S1 ELEKTRONIKA DAN INSTRUMENTASI
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2020