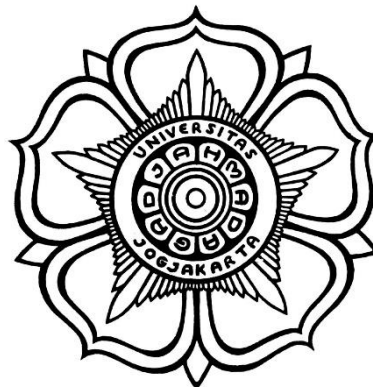


TESIS

HIGH LEVEL SYNTHESIS KENDALI FULLSTATE FEEDBACK UNTUK LEPAS LANDAS DAN MENDARAT VERTIKAL PADA PENERBANGAN QUADROTOR MENGGUNAKAN FPGA

HIGH LEVEL SYNTHESIS OF FULLSTATE FEEDBACK CONTROL FOR VERTICAL TAKE OFF AND LANDING ON QUADROTOR USING FPGA

Diajukan untuk memenuhi salah satu syarat memperoleh derajat
Master of Computer Science



KRISTIAWAN DEVIANTO

17/418643/PPA/05427

**PROGRAM MAGISTER ILMU KOMPUTER
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2020