

DAFTAR ISI

LEMBAR PENGESAHAN.....	i
MOTTO.....	ii
LEMBAR PERNYATAAN KEASLIAN PROYEK AKHIR.....	iii
KATA PENGANTAR.....	iv
DAFTAR ISI.....	vi
DAFTAR GAMBAR.....	viii
DAFTAR TABEL.....	x
INTISARI.....	xi
<i>ABSTRACT</i>	xii
BAB I PENDAHULUAN.....	1
A. Latar Belakang.....	1
B. Maksud dan Tujuan.....	2
C. Batasan Masalah.....	2
D. Manfaat.....	2
E. Jadwal Pelaksanaan.....	3
F. Metodologi Penulisan.....	3
G. Sistematika Penulisan.....	4
BAB II LANDASAN TEORI.....	5
A. Elektroensefalografi (EEG).....	5
B. Aktivitas Listrik Pada Otak Manusia.....	10
C. Proteus 8 Professional.....	13
D. AD624.....	14
E. IC LM 741 CP.....	16
F. Resistor.....	17
G. Kapasitor.....	18
H. Catu Daya Simetris.....	19
I. Prinsip Kerja Catu Daya Simetris.....	19
J. <i>Band Stop Filter</i>	23

K. <i>Low Pass Filter</i> Orde Dua.....	25
L. <i>Fast Fourirer Tranform</i>	28
M. <i>Inverting dan Noninverting Op-amp</i>	29
BAB III PERANCANGAN SISTEM.....	31
A. Gambaran Umum.....	31
B. Perancangan Skematik.....	33
BAB IV HASIL DAN PEMBAHASAN.....	42
A. <i>Pre-Amplifier</i>	42
B. <i>Band Stop Filter</i>	43
C. <i>Low Pass Filter Orde Dua</i>	45
D. Penguat Akhir.....	50
E. Simulasi Rangkaian.....	55
BAB V PENUTUP.....	74
A. KESIMPULAN.....	74
B. SARAN.....	74
DAFTAR PUSTAKA.....	76
LAMPIRAN.....	77