

DAFTAR ISI

HALAMAN PENGESAHAN	ii
PERNYATAAN BEBAS PLAGIASI	iii
HALAMAN MOTTO	iv
HALAMAN PERSEMBAHAN	v
KATA PENGANTAR	vi
DAFTAR ISI	viii
DAFTAR GAMBAR	ix
DAFTAR TABEL	x
INTISARI	xi
ABSTRACT	xii
BAB I PENDAHULUAN	1
1.1 Latar Belakang	1
1.2 Rumusan Masalah	2
1.3 Batasan Masalah	2
1.4 Tujuan Penelitian	3
1.5 Manfaat Penelitian	3
BAB II TINJAUAN PUSTAKA	4
BAB III DASAR TEORI	7
3.1 Baterai VRLA	7
3.2 SoC (State of Charge)	9
3.3 Metode OCV (<i>Open Circuit Voltage</i>)	10
3.4 Metode CC (<i>Coulumb Counting</i>)	11
3.5 Hukum Peukert	12
3.6 Akurasi dan Standar Deviasi	13
BAB IV ANALISIS DAN RANCANGAN	14
4.1 Analisis Sistem	14
4.2 Rancangan Sistem	16
4.3 Rencana Pengujian	21
BAB V IMPLEMENTASI	26
5.1 Implementasi Perangkat Keras	26
5.2 Implementasi Perangkat Lunak	26
BAB VI HASIL DAN PEMBAHASAN	32
6.1 Hasil dan Pembahasan Pengujian	32
6.2 Hasil dan Pembahasan Program	43
BAB VII PENUTUP	48
7.1 Kesimpulan	48
7.2 Saran	48
DAFTAR PUSTAKA	49