

DAFTAR ISI

HALAMAN JUDUL.....	i
LEMBAR PENGESAHAN.....	ii
SURAT PERINTAH MAGANG.....	iv
SURAT KETERANGAN SELESAI MAGANG.....	v
LEMBAR PERNYATAAN.....	vi
MOTTO DAN PERSEMBAHAN.....	vii
PRAKATA.....	viii
DAFTAR ISI.....	x
DAFTAR GAMBAR.....	xii
DAFTAR TABEL.....	xiv
ABSTRACT.....	xv
INTISARI.....	xvi
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang.....	1
1.2 Maksud dan Tujuan.....	2
1.3 Manfaat Tugas Akhir.....	2
1.4 Rumusan Masalah.....	2
1.5 Batasan Masalah.....	2
1.6 Metode Pengumpulan Data.....	3
1.7 Sistematika Penulisan Laporan.....	3
BAB II DASAR TEORI.....	5

2.1 Panel Hubung Tegangan Menengah.....	5
2.2 Auto Reclose.....	11
2.4 Reydisp Evolution.....	13
2.5 Festo Fluidsim.....	14
BAB III <i>SETTING AUTO RECLOSE</i> PADA KUBIKEL <i>OUTGOING</i>	16
3.1 Langkah <i>Setting</i>	16
3.2 Data <i>Setting</i>	17
3.3 <i>Flowchart</i> Langkah Percobaan <i>Auto Reclose</i>	20
3.4 Langkah <i>Setting Auto Reclose</i>	22
3.5 Langkah Percobaan <i>Auto Reclose</i>	22
BAB IV HASIL DAN PEMBAHASAN SIMULASI <i>AUTO RECLOSE</i>..	26
4.1 <i>Setting Relay 7SR220</i> Menggunakan <i>Reydisp Evolution 32</i>	26
4.2 Simulasi <i>Auto Reclose</i> dengan Festo.....	33
BAB V PENUTUP.....	37
5.1 Kesimpulan.....	37
5.2 Saran.....	38
BAB VI DAFTAR PUSTAKA.....	39
LAMPIRAN.....	40

DAFTAR GAMBAR

Gambar 2.1 Panel Hubung Tegangan Menengah.....	5
Gambar 2.2 PMT Minyak.....	6
Gambar 2.3 PMT Gas SF ₆	7
Gambar 2.4 PMT <i>Vaccum</i>	7
Gambar 2.5 Trafo Arus.....	8
Gambar 2.6 Trafo Tegangan.....	9
Gambar 2.7 Kurva Karakteristik <i>Instantaneous Relay</i>	11
Gambar 2.8 Kurva Karakteristik <i>Definite Time Relay</i>	12
Gambar 2.9 Kurva Karakteristik <i>Inverse Time Relay</i>	12
Gambar 2.10 Logo Reydisp <i>Evolution</i>	13
Gambar 2.11 <i>Tool Box Library</i>	14
Gambar 2.12 Contoh Rangkaian Simulasi.....	15
Gambar 2.13 Logo Festo Fluidsim.....	15
Gambar 3.1 Kubikel Simoprime A4.....	18
Gambar 3.2 Langkah Percobaan <i>Auto Reclose</i>	21
Gambar 4.1 <i>New Project Reydisp Evolution 32</i>	23
Gambar 4.2 <i>Configuration</i>	24
Gambar 4.3 <i>Setting System Configuration</i>	24
Gambar 4.4 <i>Setting Nilai CT dan VT</i>	25
Gambar 4.5 <i>Setting Phase Overcurrent</i>	26
Gambar 4.6 <i>Ssetting Nilai Arus dan Waktu Trip</i>	26

Gambar 4.7 <i>Setting Output Matrix</i>	27
Gambar 4.8 Rangkaian Kontak BO6.....	27
Gambar 4.9 <i>Setting Output Matrix</i>	28
Gambar 4.10 <i>Setting Control & Logic</i>	29
Gambar 4.11 <i>Setting Auto Reclose Configuration</i>	29
Gambar 4.12 <i>Setting Quick Logic</i>	30
Gambar 4.13 <i>Setting kontak Quick Logic</i>	30
Gambar 4.14 <i>Setting Input Matrix</i>	31
Gambar 4.15 <i>Setting Output Matrix</i>	32
Gambar 4.16 <i>Send all Settings</i>	33
Gambar 4.17 Simulasi Pada Keadaan Normal.....	33
Gambar 4.18 Simulasi Gangguan OCR.....	34
Gambar 4.19 Simulasi <i>Trip</i> PMT.....	34
Gambar 4.20 Simualsi <i>Auto Reclose</i> Bekerja.....	35
Gambar 4.21 Simulasi <i>Auto Reclose</i> Gagal.....	36
Gambar 4.22 Simulasi <i>Auto Reclose</i> Setelah <i>AR Fail</i>	36

DAFTAR TABEL

Tabel 3.1 Spesifikasi Kubikel <i>Outgoing</i>	18
Tabel 3.2 Spesifikasi <i>Relay</i> 7SR220.....	19
Tabel 3.3 Data <i>Setting</i> OCR Tipe <i>Normal Inverse</i>	19
Tabel 3.4 Data <i>Setting Auto Reclose</i>	20