

LAPORAN TUGAS AKHIR

PERANCANGAN MODUL *HIGH VOLTAGE DIRECT CURRENT* (HVDC) *TRANSMISSION* PADA SIMULATOR *SMART GRID*



Disusun Oleh:

RAIS AS-SHIDDIQIE ICHSAN
NIM. 16/401647/SV/12151

**PROGRAM STUDI DIPLOMA TEKNOLOGI LISTRIK
DEPARTEMEN TEKNIK ELEKTRO DAN INFORMATIKA**

SEKOLAH VOKASI

UNIVERSITAS GADJAH MADA

YOGYAKARTA

2019