

**ANALISIS PARAMETER SIKLUS WAKTU MENGGUNAKAN METODE
MODEL CHECKING DENGAN VARIASI ARSITEKTUR DAN
KAPASITAS *FRAME* PADA JARINGAN SISTEM AUTOMASI BERBASIS
ETHERNET POWERLINK**

SKRIPSI

untuk memenuhi sebagian persyaratan
untuk memperoleh derajat Sarjana S-1
Program Studi Teknik Fisika



Diajukan oleh
YUSUF INDRAWAN
14/363446/TK/41566

Kepada
**DEPARTEMEN TEKNIK NUKLIR DAN TEKNIK FISIKA
FAKULTAS TEKNIK
UNIVERSITAS GADJAH MADA
YOGYAKARTA
2018**