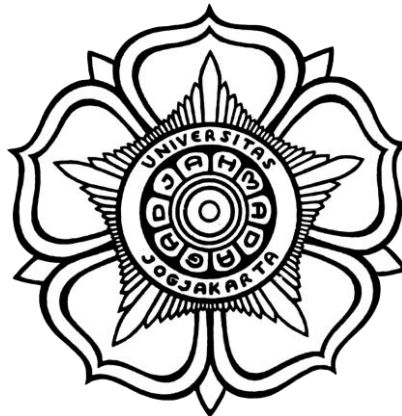


**ANALISIS PENGARUH ARSITEKTUR BLOK-BLOK FUNGSI  
TERHADAP NILAI *LATENCY* DAN *JITTER*  
PADA IMPLEMENTASI STANDAR IEC 61499**

**SKRIPSI**

untuk memenuhi sebagian persyaratan  
untuk memperoleh derajat Sarjana S-1  
Program Studi Teknik Fisika



Diajukan oleh

ANUGERAH NURI SATRIA

14/363458/TK/41575

Kepada

**DEPARTEMEN TEKNIK NUKLIR DAN TEKNIK FISIKA**

**FAKULTAS TEKNIK**

**UNIVERSITAS GADJAH MADA**

**YOGYAKARTA**

**2018**