

DAFTAR PUSTAKA

- Alamsyah, D., 2015, Desain Sistem Produksi Mini Plant Sericin dari Kepompong Ulat Sutera, Tugas Akhir S1 Teknik Industri, Universitas Gadjah Mada, Yogyakarta.
- Apple, J. M., 1990, *Tata Letak Pabrik dan Pemandangan Barang, Edisi Ketiga*, John Penerbit ITB, Bandung.
- Ariestyadi, R., Iqbal, M., dan Kurniawati, A., 2011, Perancangan dan Simulasi Tata Letak Pabrik untuk Mengoptimalkan Material Handling dengan Menggunakan Algoritma CRAFT pada PT XYZ, *Proceeding Seminar Nasional Teknik Industri & Kongres BKSTI VI 2011*, hal 1-38.
- Direktorat Jenderal Perkebunan, 2016, Statistik Perkebunan Indonesia 2015-2017, Kementerian Pertanian, Jakarta.
- Dorneich, M. C. dan Sahinidis N. V., 1995, Global optimization algorithms for chip layout and compaction. *Engineering Optimization*, 25: 131–154.
- Ekoanindyo, F.A. dan Wedana, Y.A., 2012, Perencanaan Tata Letak Gudang Menggunakan Metode Shared Storage di Pabrik Plastik Kota Semarang, *Jurnal Ilmiah Dinamika Teknik*, Vol.6, No. 1.
- Heragu, S. S., 2006, *Facilities Design*, 2nd Edition, iUniverse, New York.
- Kahera, A., Abdulmalik, L., dan Anz, C., 2009, *Design Criteria for Mosques and Islamic Centers*, 1st Edition, Elsevier, Massachusetts.
- Kristantyo, L., 2010, Perancangan Tata Letak Pabrik Pupuk Organik Granul, S1 thesis, UAJY, Yogyakarta.
- Meyers, F. E. dan Stephens, M. P., 2005, *Manufacturing Facilities Design and Material Handling 3rd Edition*, Prentice Hall, New Jersey.
- Muther, R., 1955, *Practical Plant Layout*, 1st Edition, McGraw-Hill, New York
- Muther, R. dan Hales, L., 2010, *Systematic Layout Planning*, 4th Edition, Management and Industrial Research Publications, Georgia.
- Niroomand, S., 2013, *Studies on Different Types of Facility Layout Problems*, Eastern Mediterranean University, North Cyprus.
- Primanugraha, R. A., 2016, Perancangan Tata Letak Fasilitas Stent Jantung, Tugas Akhir S1 Teknik Industri, Universitas Gadjah Mada, Yogyakarta.
- Render, B. dan Heizer, J. H., 2016, *Operation Managements*, Pearson, New Jersey
- Sechen dan Carl, 1988, Chip-Planning, Placement, and Global Routing of Macro/Custom Cell Integrated Circuits Using Simulated Annealing, Dept. of Electrical Engineering, Yale University, New Haven.
- Suyono, D.H., 2012, Perancangan Tata Letak Area Produksi Paper Packaging Pada PT. Gramedia Printing Unit Cikarang Dengan Metode Systematic Layout Planing, Tugas Akhir S1 Teknik Industri, Universitas Indonesia, Depok.
- Tompkins, J.A., White, J. A., Bozer, Y. A., Frazelle, E. H., dan Tanchoco, J.M.A., 2010, *Facilities Planning*, 4rd Edition, John Willey, New York.
- Wignjosoebroto, S., 2009, *Tata Letak Pabrik dan Pemandangan Bahan*, Guna Widya, Surabaya.