Perancangan dan Analisis Komparatif Buck Converter Berbasis IC SG3524 dengan Proteksi Overcurrent
dan Shutdown: Studi Simulasi LTspice dan Implementasi Perangkat Keras
Iwan Nugroho, Dr.-Ing. Yohan Fajar Sidik, S.T., M.Eng.; Husni Rois Ali, S.T., M.Eng., Ph.D., DIC., SMIEEE.
Universitas Gadjah Mada, 2026 | Diunduh dari http://etd.repository.ugm.ac.id/

PERANCANGAN DAN ANALISIS KOMPARATIF *BUCK CONVERTER* BERBASIS IC SG3524 DENGAN PROTEKSI *OVERCURRENT* DAN *SHUTDOWN*: STUDI SIMULASI *LTSPICE* DAN IMPLEMENTASI PERANGKAT KERAS

SKRIPSI

THE SUSTAINABLE DEVELOPMENT GOALS
Industry, Innovation and Infrastructure
Affordable and Clean Energy
Climate Action

Disusun oleh:

Iwan Nugroho
22/498095/TK/54620

PROGRAM SARJANA PROGRAM STUDI TEKNIK ELEKTRO
DEPARTEMEN TEKNIK ELEKTRO DAN TEKNOLOGI INFORMASI
FAKULTAS TEKNIK UNIVERSITAS GADJAH MADA
YOGYAKARTA
2026

Perancangan dan Analisis Komparatif Buck Converter Berbasis IC SG3524 dengan Proteksi Overcurrent
dan Shutdown: Studi Simulasi LTspice dan Implementasi Perangkat Keras
Iwan Nugroho, Dr.-Ing. Yohan Fajar Sidik, S.T., M.Eng., Husni Rois Ali, S.T., M.Eng., Ph.D., DIC., SMIEEE.
Universitas Gadjah Mada, 2026 | Diunduh dari http://etd.repository.ugm.ac.id/

HALAMAN PENGESAHAN

PERANCANGAN DAN ANALISIS KOMPARATIF *BUCK CONVERTER* BERBASIS IC SG3524 DENGAN PROTEKSI *OVERCURRENT* DAN *SHUTDOWN*: STUDI SIMULASI LTSPICE DAN IMPLEMENTASI PERANGKAT KERAS

SKRIPSI

Diajukan sebagai Salah Satu Syarat untuk Memperoleh

Gelar Sarjana Teknik

pada Departemen Teknik Elektro dan Teknologi Informasi Fakultas Teknik

Universitas Gadjah Mada

Disusun oleh :

Iwan Nugroho
22/498095/TK/54620

Telah disetujui dan disahkan

pada tanggal, 25 Juni 2026

Dosen Pembimbing I

Dr.-Ing. Ir. Yohan Fajar Sidik, S.T., M.Eng.
NIP. 111199001202205101

Dosen Pembimbing II

Husni Rois Ali, S.T., M.Eng., Ph.D., DIC., SMIEEE.
NIP. 198702092024061001