



UNIVERSITAS  
GADJAH MADA

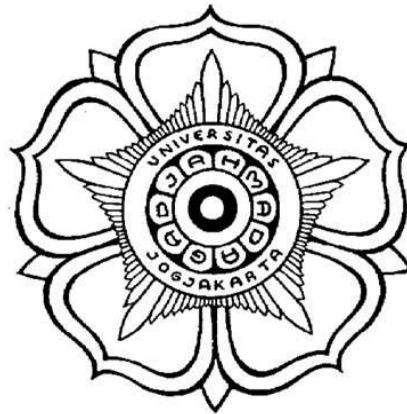
**Optimalisasi Algoritma Least Mean Square pada FPGA Lattice iCE40 HX1K**

Rifda Hakima Sari, Prof. Dr. Ir. Jazi Eko Istiyanto, M.Sc., IPU, ASEAN Eng.; Oskar Natan, S.ST., M.Tr.T., Ph.D.

Universitas Gadjah Mada, 2025 | Diunduh dari <http://etd.repository.ugm.ac.id/>

## TESIS

**Optimalisasi Algoritma *Least Mean Square* pada FPGA Lattice iCE40 HX1K**



Oleh:

**Rifda Hakima Sari**

**23/526109/PPA/06634**

**PROGRAM MAGISTER ELEKTRONIKA DAN INSTRUMENTASI  
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA FAKULTAS  
MATEMATIKA DAN ILMU PENGETAHUAN ALAM UNIVERSITAS GADJAH**

**MADA**

**2026**



## HALAMAN PENGESAHAN

### HALAMAN PENGESAHAN

#### TESIS

### OPTIMALISASI ALGORITMA *LEAST MEAN SQUARE* PADA FPGA LATTICE iCE40 HX1K

Telah dipersiapkan dan disusun oleh

**RIFDA HAKIMA SARI**

**23/526109/PPA/06634**

Telah dipertahankan didepan Dewan Penguji  
pada tanggal  
25 Februari 2025

#### Susunan Dewan Penguji

Pembimbing Pertama

Prof. Dr. Ir. Jazi Eko Istiyanto, M.Sc.  
NIP. 196110181988031001

Ketua Penguji

Prof. Dr.techn. Ahmad Ashari, M.I.Kom.  
NIP. 196305021990031005

Pembimbing Kedua

Oskar Natan, S.ST., M.Tr.T., Ph.D.  
NIP. 199512052024061001

Anggota Penguji

Dr. Andi Dharmawan, S.Si., M.Cs.  
NIP. 198409142012121001

Anggota Penguji

Dr. Danang Lebano, S.Si., M.T.  
NIP. 196705171998031001

Tesis ini telah diterima sebagai salah satu persyaratan untuk memperoleh gelar *M.Sc.(EI)*

Tanggal, 25 Februari 2025

Prof. Dr.techn. Ahmad Ashari, M.I.Kom.

Ketua Program Studi Magister Elektronika dan Instrumentasi

Kesekretariatan,  
Fakultas Teknik,  
Jalan Dekan FMIPA UGM  
Wahid Dikan Bidang Pendidikan, Pengajaran  
dan Kemahasiswaan



Prof. Drs. Roto, M.Eng., Ph.D.  
NIP. 196711171993031020