

SKRIPSI

**PERANCANGAN AKSELERATOR ARTIFICIAL NEURAL NETWORK
(ANN) SEDERHANA BERBASIS SYSTOLIC ARRAY PADA FPGA**

**ARTIFICIAL NEURAL NETWORK (ANN) BASED ON SYSTOLIC ARRAY
ON FPGA**

Diajukan untuk memenuhi salah satu syarat memperoleh derajat Sarjana Sains
Elektronika dan Instrumentasi



JIHAN AANISA ZULFAANI

21/480765/PA/20904

**PROGRAM STUDI ELEKTRONIKA DAN INSTRUMENTASI
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA**

2025

SKRIPSI

PERANCANGAN AKSELERATOR ARTIFICIAL NEURAL NETWORK
(ANN) SEDERHANA BERBASIS SYSTOLIC ARRAY PADA FPGA

Telah dipersiapkan dan disusun oleh

Jihan Aanisa Zulfaani

21/480765/PA/20904

Telah dipertahankan di depan Tim Penguji
pada tanggal 18 Desember 2025

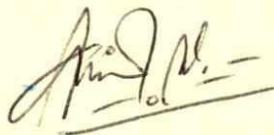
Susunan Tim Penguji



Dr. Dyah Aruming Tyas, S.Si.
Ketua Penguji



Prof. Dra. Sri Hartati, M.Sc., Ph.D
Anggota Penguji



Prof. Dr.techn. Ahmad Ashari, M.I.Kom.
Pembimbing

Mengetahui,
a.n. Dekan FMIPA UGM
Wakil Dekan Bidang Keuangan, Aset,
dan Sumber Daya Manusia



Prof. Dr.-Ing. Mhd. Reza M. I Pulungan, S.Si., M.Sc
NIP. 1975110120021002