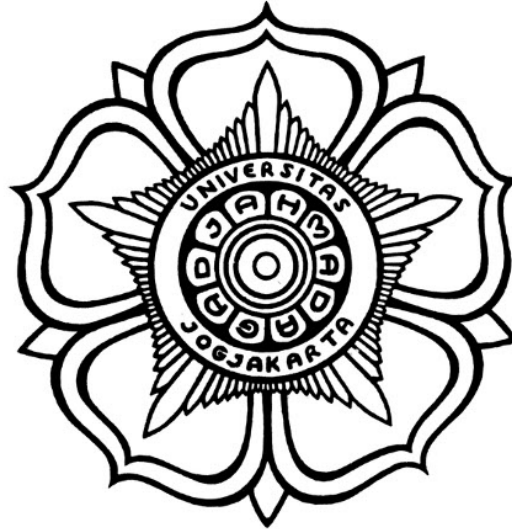


**DESIGN AND IMPLEMENTATION OF  
MATRIX MULTIPLIER HARDWARE ACCELERATOR  
FOR NIOS V-BASED SYSTEM-ON-CHIP ON FPGA**

SKRIPSI



**THE SUSTAINABLE DEVELOPMENT GOALS  
Industry, Innovation and Infrastructure  
Affordable and Clean Energy  
Climate Action**

Written by:

**Arfa Imtiyaz Surapati**  
**21/480658/TK/53036**

**ELECTRICAL ENGINEERING PROGRAM**

**DEPARTMENT OF ELECTRICAL ENGINEERING AND  
INFORMATION TECHNOLOGY  
FACULTY OF ENGINEERING UNIVERSITAS GADJAH MADA  
YOGYAKARTA  
2025**

HALAMAN PENGESAHAN

DESIGN AND IMPLEMENTATION OF MATRIX MULTIPLIER HARDWARE  
ACCELERATOR FOR NIOS V-BASED SYSTEM-ON-CHIP ON FPGA

SKRIPSI

Diajukan sebagai Salah Satu Syarat untuk Memperoleh

Gelar Sarjana Teknik

pada Departemen Teknik Elektro dan Teknologi Informasi Fakultas Teknik

Universitas Gadjah Mada

Disusun oleh :

**Arfa Imtiyaz Surapati**  
**21/480658/TK/53036**



Telah disetujui dan disahkan

pada tanggal, 05 Juni 2025

Dosen Pembimbing I



Ir. Agus Bejo, S.T., M.Eng., D.Eng., IPM.  
NIP. 198001012015041002

Dosen Pembimbing II



Ir. Sigit Basuki Wibowo, S.T., M.Eng., Ph.D., IPM.  
NIP. 197605012002121002

