

SKRIPSI

RANCANG BANGUN RANGKAIAN *LOGIC LOCKING* DENGAN BASIS *DECEPTIVE* MULTIPLEKSER DAN BLOK *ANTI-SAT* PADA *FIELD* *PROGRAMMABLE GATE ARRAY*

DESIGN OF A LOGIC LOCKING CIRCUIT UTILIZING DECEPTIVE MULTIPLEXER BASE AND ANTI-SAT BLOCKS ON FIELD PROGRAMMABLE GATE ARRAY

Diajukan untuk memenuhi salah satu syarat memperoleh derajat Sarjana Sains



MUHAMMAD RIZQY DHARMAWAN

20/459179/PA/19840

**PROGRAM STUDI S1 ELEKTRONIKA DAN INSTRUMENTASI
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2023

HALAMAN PENGESAHAN

HALAMAN PENGESAHAN

SKRIPSI

RANCANG BANGUN RANGKAIAN LOGIC LOCKING DENGAN BASIS DECEPTIVE MULTIPLEXER DAN BLOK ANTI-SAT PADA FIELD PROGRAMMABLE GATE ARRAY

Telah dipersiapkan dan disusun oleh

M Rizqy Dharmawan

20/459179/PA/19840

Telah dipertahankan di depan Tim Penguji
pada tanggal 29 November 2023


Susunan Tim Penguji



Nia Gella Augoestien, S.Si., M.Cs.
Ketua Penguji



Dr. Agfianto Eko Putra, M.Si.
Anggota Penguji



Prof. Dr. Jazi Eko Istiyanto, M.Sc.
Pembimbing

Mengetahui,
d.n. Dekan FMIPA UGM
Wakil Dekan Bidang Pendidikan, Pengajaran
dan Kemahasiswaan



Prof. Drs. Roto, M.Eng., Ph.D.
NIP. 196711171993031020