

**ANALISIS KONDISI ISOLASI INTERLAMINASI INTI STATOR GENERATOR
G-101 MELALUI PENGUJIAN *ELECTROMAGNETIC CORE IMPERFECTION
DETECTION* (ELCID)**

**Tugas Akhir
Program Studi Teknologi Rekayasa Elektro**

**Diajukan sebagai syarat kelengkapan studi jenjang Sarjana Terapan
untuk memperoleh gelar Sarjana Terapan Elektro pada
Program Studi Teknologi Rekayasa Elektro**

**Oleh:
AHMAD HIDAYAHTULLAH
19/447054/SV/16773**

**PROGRAM STUDI SARJANA TERAPAN
TEKNOLOGI REKAYASA ELEKTRO
DEPARTEMEN TEKNIK ELEKTRO DAN INFORMATIKA
SEKOLAH VOKASI
UNIVERSITAS GADJAH MADA
YOGYAKARTA
2023**

LEMBAR PENGESAHAN

Judul : ANALISIS KONDISI ISOLASI INTERLAMINASI INTI
STATOR GENERATOR G-101 MELALUI PENGUJIAN
ELECTROMAGNETIC CORE IMPERFECTION DETECTION
(ELCID)
Nama : Ahmad Hidayatullah
Program Studi : Teknologi Rekayasa Elektro
Pembimbing : Ir. Budi Bayu Murti, S.T., M.T.
Waktu Ujian : Rabu, 12 Juli 2023, Pukul 11.00 s.d. 13.00 WIB, Ruang HS 209.

Telah dipertanggungjawabkan dan diuji oleh Tim Penguji serta disetujui dan disahkan
Sebagai syarat kelengkapan studi jenjang Sarjana Terapan
Program Studi Teknologi Rekayasa Elektro
Sekolah Vokasi Universitas Gadjah Mada

Yogyakarta, 12 Juli 2023

Tim Penguji

Ketua



Ir. Muhammad Arrofiq, S.T., M.T., Ph.D.

NIP. 197311271999031001

Sekretaris



Ir. Budi Bayu Murti, S.T., M.T.

NIP. 197212231999031001

Anggota



Ir. Yulianus Wahyu Setiyono, M.T.

NIP. 195807091989031004

Mengetahui,

a.n. Ketua Departemen

Teknik Elektro dan Informatika

Sekretaris Departemen



Yuris Mulya Saputra, S.T., M.Sc., Ph.D.

NIKA. 111198806201605101

Ketua Program Studi Teknologi
Rekayasa Elektro



Ir. Ma'un Budiyanoto, S.T., M.T.

NIP. 197007071999031002