



**APLIKASI STRATEGI *FULL SELECTIVE FAULT*  
*CLEARING* UNTUK MENGATASI GANGGUAN *POLE*  
*TO GROUND* DI *DC GRID*  
DOKUMEN C-501**



**Disusun oleh:**

**Andreas Caesario Dwinanda Laksana**

**18/424959/TK/46654**

**DOKUMENTASI SKRIPSI *CAPSTONE PROJECT*  
PROGRAM STUDI TEKNIK ELEKTRO  
DEPARTEMEN TEKNIK ELEKTRO DAN TEKNOLOGI INFORMASI  
FAKULTAS TEKNIK UNIVERSITAS GADJAH MADA  
2023**



SKRIPSI

(Capstone Design Project)

**APLIKASI STRATEGI FULL SELECTIVE FAULT CLEARING UNTUK MENGATASI  
GANGGUAN POLE TO GROUND DI DC GRID**

Dipersiapkan dan disusun oleh

**Andreas Caesario Dwinanda Laksana - 18/424959/TK/46654**

**Renaldy Dwiyanto - 18/431076/TK/47669**

**Raihan Dhiazuhdi Wijaya - 18/431075/TK/47668**

Telah dipertahankan di depan dewan penguji  
pada tanggal : **06 April 2023**

**Susunan Dewan Penguji**

Pembimbing Utama

Pembimbing Pendamping

**Roni Irnawan, S.T., M.Sc., Ph.D.**

**Husni Rois Ali, S.T., M.Eng., Ph.D.**

Anggota Dewan Penguji Lain

**Ir. Addin Suwastono, S.T., M.Eng., IPM.**

**Ir. Bambang Sugiyantoro, M.T.**

Skripsi ini telah diterima sebagai salah satu persyaratan  
untuk memperoleh gelar Sarjana Teknik

Tanggal: 17 April 2023

Pengelola Program Studi: Sarjana Teknik Elektro

**Dr. Eng. Ir. Adha Imam Cahyadi, S.T., M.Eng., IPM.**

NIP 197911022008121001

Mengetahui,

Ketua Departemen Teknik Elektro dan Teknologi Informasi



**Ir. Hanung Adi Nugroho, S.T., M.E., Ph.D., IPM.**

NIP 197802242002121001





**HALAMAN PENGESAHAN**

**APLIKASI STRATEGI *FULL SELECTIVE FAULT CLEARING* UNTUK MENGATASI  
GANGGUAN *POLE TO GROUND* DI *DC GRID***

**SKRIPSI  
(*CAPSTONE DESIGN PROJECT*)**

Diajukan sebagai Salah Satu Syarat untuk Memperoleh

Gelar Sarjana Teknik

pada Departemen Teknik Elektro dan Teknologi Informasi Fakultas Teknik

Universitas Gadjah Mada

Disusun oleh :

**Andreas Caesario Dwinanda Laksana**  
18/424959/TK/46654

**Renaldy Dwiyanto**  
18/431076/TK/47669

**Raihan Dhiazuhi Wijaya**  
18/431075/TK/47668

Telah disetujui dan disahkan

pada tanggal, 06 April 2023

Dosen Pembimbing I

Roni Irnawan, S.T., M.Sc., Ph.D.  
NIP. 111198504202001102

Dosen Pembimbing II

Husni Rois Ali, S.T., M.Eng., Ph.D.  
NIP. 111198702201109101





## HALAMAN PENGESAHAN

1. USULAN JUDUL SKRIPSI	: APLIKASI STRATEGI FULL SELECTIVE FAULT CLEARING UNTUK MENGATASI GANGGUAN POLE TO GROUND DI DC GRID : APPLICATION OF FULL SELECTIVE FAULT CLEARING TO OVERCOME POLE TO GROUND FAULT IN DC GRID
2. JENIS DOKUMEN	: PERANCANGAN PRODUK DAN SPESIFIKASI
3. KODE DOKUMEN	: C-501
4. NOMOR DOKUMEN	: C-501- RNIHRA_21_42176
5. NOMOR REVISI	: 1.2
6. TANGGAL PENERBITAN	: 15 Maret 2023
7. DATA MAHASISWA	Tanda Tangan :
a. Nama lengkap	: Andreas Caesario Dwinanda Laksana
b. NIM	: 18/424959/TK/46654
c. Prodi	: Teknik Elektro
d. Email	: Andreascaesario@mail.ugm.ac.id
8. DOSEN PEMBIMBING I	Tanda Tangan :
a. Nama lengkap	: Roni Irnawan, S.T., M.Sc., Ph.D., SMIEEE.
b. NIP	: 11198504202001102
9. DOSEN PEMBIMBING II	Tanda Tangan :
a. Nama lengkap	: Husni Rois Ali, S.T., M.Eng., Ph.D.
b. NIP	: 111198702201109101
10. TEMPAT PELAKSANAAN	: Laboratorium Teknik Tenaga Listrik Departemen Teknik Elektro dan Teknologi Informasi Fakultas Teknik
11. JUMLAH HALAMAN	: 74