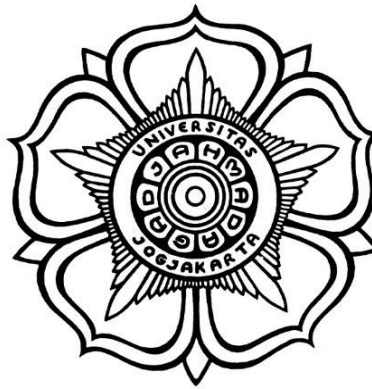


## SKRIPSI

### **IMPLEMENTASI *ADVANCED ENCRYPTION STANDARD* (AES) PADA *FIELD PROGRAMMABLE ARRAY* (FPGA) MENGGUNAKAN METODE *CHIPER IN CLB-KEY EXPANSION IN CLB-SERIAL* (CC-KC-S) DAN PIPELINE**

### ***IMPLEMENTATION OF ADVANCED ENCRYPTION STANDARD (AES) ON FIELD PROGRAMMABLE ARRAY (FPGA) USING CHIPER IN CLB-KEY EXPANSION IN CLB-SERIAL (CC-KC-S) AND PIPELINE METHOD***



IKHSAN LOVIANDRI

17/412567/PA/17886

**PROGRAM STUDI S1 ELEKTRONIKA DAN INSTRUMENTASI  
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA  
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM  
UNIVERSITAS GADJAH MADA  
YOGYAKARTA**

**2022**

## SKRIPSI

# IMPLEMENTASI ADVANCED ENCRYPTION STANDARD (AES) PADA FIELD PROGRAMMABLE ARRAY (FPGA) MENGGUNAKAN METODE CHIPER IN CLB-KEY EXPANSION IN CLB-SERIAL (CC-KC-S) DAN PIPELINE

Telah dipersiapkan dan disusun oleh

Ikhsan Loviandri

17/412567/PA/17886

Telah dipertahankan di depan Tim Penguji  
pada tanggal 29 Agustus 2022

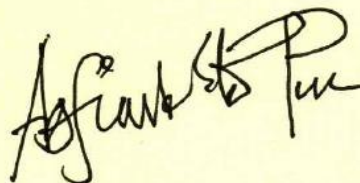
Susunan Tim Penguji



Andi Dharmawan, S.Si., M.Cs., Dr.  
Ketua Penguji



Abdul Ro'uf, Drs., M.Ikom.  
Anggota Penguji



Agfianto Eko Putra, M.Si., Dr.,  
Pembimbing

Mengetahui,  
a.n. Dekan FMIPA UGM  
Wakil Dekan Bidang Pendidikan, Pengajaran  
dan Kemahasiswaan



Prof. Dra. Roto, M.Eng., Ph.D.  
NIP. 196711171993031020