

**IMPLEMENTASI TAPIS ADAPTIF MENGGUNAKAN ALGORITME LMS DENGAN
BANTUAN VEDIC MULTIPLIER DAN MANCHESTER ADDER PADA FPGA**

***IMPLEMENTATION OF ADAPTIVE FILTER USING LMS ALGORITHM WITH VEDIC
MULTIPLIER AND MANCHESTER ADDER ON FPGA***



RIFDA HAKIMA SARI

16/394022/PA/17113

**PROGRAM STUDI ELEKTRONIKA DAN INSTRUMENTASI
DEPARTEMEN ILMU KOMPUTER DAN ELEKTRONIKA
FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM
UNIVERSITAS GADJAH MADA
YOGYAKARTA**

2022