

DAFTAR ISI

| | |
|--|----|
| HALAMAN PENGESAHAN | ii |
| DAFTAR ISI | v |
| CATATAN REVISI DOKUMEN | vi |
| INTISARI | 1 |
| ABSTRACT | 2 |
| RINGKASAN EKSEKUTIF | 3 |
| A. PENDAHULUAN | 5 |
| B. PROSES PERANCANGAN DAN IMPLEMENTASI | 6 |
| B.1. Pembatasan masalah | 6 |
| B.2. Rancangan sistem | 7 |
| B.3. <i>Flowchart</i> | 9 |
| B.4. Desain dan Implementasi Sensor | 10 |
| B.5. Proses Desain dan Implementasi Modul <i>Wi-Fi</i> | 14 |
| B.6. Proses Desain dan Implementasi <i>Website</i> | 19 |
| B.7. Deskripsi Skematik Sitotec | 25 |
| B.8. Desain Alat Sitotec | 26 |
| C. PENGUJIAN DAN ANALISIS | 28 |
| C.1. Desain Cara Uji | 28 |
| C.2. Simulasi Rangkaian Elektronik | 29 |
| C.3. Pemodelan Secara Matematis | 30 |
| C.4. Hasil Simulasi Pengujian Sinyal Output | 39 |
| C.5. Pengunggahan Data ke dalam <i>Database</i> | 47 |
| C.6. Hasil dan Analisis Implementasi <i>Website</i> | 48 |
| C.7. Hubungan antara Output dan Pemodelan Matematis | 52 |
| C.8. Ketidakidealan dalam Implementasi | 53 |
| D. KESIMPULAN | 58 |
| E. SARAN | 59 |
| REFERENSI | 61 |
| LAMPIRAN | 62 |