

DAFTAR ISI

DAFTAR ISI.....	iii
DAFTAR GAMBAR	vi
DAFTAR TABEL.....	vii
CATATAN REVISI DOKUMEN	viii
INTISARI	ix
<i>ABSTRACT</i>	x
RINGKASAN EKSEKUTIF	xi
A. PENDAHULUAN	1
B. PROSES PERANCANGAN SISTEM PENGUJIAN	2
B.1 Batasan Masalah	2
B.2 Tujuan	2
B.3 Peralatan Pengujian.....	4
B.3.1 High Voltage Testing Device D-205-52	4
B.3.2 Osiloskop Digital GWInstek GDS 2104.....	11
B.3.3 Antena Loop.....	12
B.4 Skema Pengujian.....	15
C. PROSES IMPLEMENTASI PENGUJIAN	17
C.1 Kondisi Ruang Pengujian.....	17
C.2 Set-up pengujian.....	18
C.3 Proses pengujian dan pengambilan data.....	20
D. HASIL PENGUJIAN DAN ANALISIS	22
D.1 Proses Konversi Data	22
D.2 Data Hasil Pengujian.....	24
D.2.1 Output Tegangan Impulse pada Tiap Percobaan	24
D.2.2 Nilai Output Antena pada Setiap Percobaan.....	26
D.2.2.1 Antena A (10 lilitan)	27

D.2.2.2 Antena B (20 lilitan)	28
D.3 Temuan dari Hasil Percobaan	28
D.3.1 Komponen Frekuensi Output Antena	28
D.3.2 Analisa Deteksi Arah	30
E. TAMBAHAN DAN REVISI RANCANGAN	36
E.1 Rancangan Awal.....	36
E.2 Rancangan Akhir.....	38
E.3 Tambahan Alat dan Percobaan.....	38
F. KESIMPULAN.....	41
G. SARAN.....	42
REFERENSI	43
LAMPIRAN.....	44